

Agenda für die Seminare und die Schulungen

Vom Timing Diagramm bis zur Test Bench

im 1. Quartal 2007 an einem Standort in Ihrer Nähe

- 9:45 h Check in zur kostenlosen Veranstaltung
- 10.00 h Begrüßung und kurze Vorstellung der Firmen databit und SynaptiCAD
- 10.15 h Ein Überblick über die von uns angebotene Software
zur Timing Analyse, zur Dokumentation von Signalen und deren Abhängigkeiten zueinander, zur Entwicklung von Stimulie und komplexer Testbenches mit der grafischen Oberfläche der Dokumentation,
zur Verilog Simulation und Verifikation von Simulations-Ergebnissen
- 10.45 h Vorstellung TimingDiagrammer Pro und DataSheet Pro
zur Timing Analyse und Dokumentation von Logiksignalen
- 11.10 h Ersehnte Kaffeepause I
- 11.20 h Vorstellung WaveFormer Pro und der Option Reactive Testbenches
zur Dokumentation und Stimulie Entwicklung mit Sample Technik
- 12.00 h Vorstellung TestBencher Pro
zur Entwicklung von TestBenches für Design Flows mit Simulations-Programmen von CADENCE, Mentor, Synopsys etc
- 12:25 h Ende der kostenlosen Veranstaltung
- 12.30 h Gemeinsames Mittagessen der Teilnehmer an der Software Schulung
- 13.00 h Beginn der kostenpflichtigen Software Schulung – die Teilnehmer nutzen Ihrer eigenen Notebooks.
Erste Schritte mit TimingDiagrammer Pro: Dokumentation & Timing Analyse
- 14.00 h Verdiente Kaffeepause II
- 14.10 h Erste Schritte mit WaveFormer Pro:
Simulated Signals, Import & Export von Daten, Entwicklung von Stimulie
- 15.00 h Beantwortung Ihrer Fragen