

Agenda für das Seminar und die Schulung **Vom Timing Diagramm bis zur Test Bench**

- 9:45 h Check in zum kostenlosen Seminar „Vom Timing Diagramm bis zur Testbench“
- 10.00 h Begrüßung und kurze Vorstellung der Firmen databit und SynaptiCAD
- 10.05 h Vorstellungsrunde der Teilnehmer mit Nennung der Erwartungen
- 10.15 h Ein Überblick über die von uns angebotene Software
- zur Dokumentation von Signalen und deren Abhängigkeiten zueinander,
 - zur Timing Analyse,
 - zur Entwicklung von Stimulie und komplexer Testbenches mit der grafischen Oberfläche der Dokumentation,
 - zur Verilog Simulation und Verifikation von Simulations-Ergebnissen
- 10.35 h Vorstellung der Software TimingDiagrammer Pro und DataSheet Pro zur Dokumentation von Signalen, zur Timing Analyse und für interaktive Datenblätter
- 11.00 h Ersehnte Kaffeepause I
- 11.10 h Vorstellung WaveFormer Pro und der Option Reactive Testbenches zur Dokumentation und Stimulie Entwicklung mit Sample Technik
- 11.35 h Vorstellung TestBencher Pro zur Entwicklung von komplexen TestBenches für Design Flows mit Simulations-Programmen von CADENCE, Mentor, Synopsys etc
- 12:00 h Ende des kostenlosen Seminars „Vom Timing Diagramm bis zur Testbench“
- 12.05 h Gemeinsames Mittagessen der Teilnehmer an der Software Schulung
- 13.00 h Beginn der kostenpflichtigen Software Schulung.
Die Teilnehmer nutzen ihrer eigenen Notebooks.
Erste Schritte mit TimingDiagrammer Pro: Dokumentation & Timing Analyse
- 14.00 h Verdiente Kaffeepause II
- 14.10 h Erste Schritte mit WaveFormer Pro, WaveFormer Lite und TestBencher Pro: Simulated Signals, Import & Export von Daten, Entwicklung von Stimulie
- 15.10 h Beantwortung Ihrer Fragen
- 15.30 h Ende der Veranstaltung

Die Schulung kostet € 77 inkl. MWSt.